

C804

Bernard DEGREDEL

COMMUNICATIONS ET PROTOCOLES
DANS UNE ARCHITECTURE MULTI-
MICRO-PROCESSEUR.

TH 1687 A (partie I)

TABLE DES MATIERES

INTRODUCTION

CHAPITRE I : TRAITEMENTS ET STRUCTURES DE MACHINES

- IA : LES SYSTEMES DE CONTROLE ET DE COMMANDE
- IB : ARCHITECTURES PARALLELES
- IC : UN PREMIER CHOIX D'ARCHITECTURE
- ID : LA GESTION DE TRANSACTION
- IE : CONCLUSION

CHAPITRE II : LE RESEAU DE COMMUNICATIONS

- IIA : INTRODUCTION
- IIB : DESCRIPTION DU PROCESSEUR CELLULAIRE DE COMMUNICATIONS
- IIC : ETUDE DE QUELQUES ASPECTS COMPLEMENTAIRES DU P.C.C.
- IID : MODELISATION DU P.C.C.
- IIE : NOUVELLE DEFINITION DU PROCESSEUR DE COMMUNICATIONS
- IIF : DEGRADATION DE L'ETAT DE P.R.O.C.O.P.E.
- IIG : CONCLUSION

CHAPITRE III : PROTOCOLES DE COMMUNICATIONS

- IIIA : GENERALITES
- IIIB : HIERARCHIE DE MACHINES
- IIIC : PRINCIPES GENERAUX REGISSANT LES COMMUNICATIONS DANS UN SYSTEME MULTIPROCESSEUR
- IIID : MISE EN OEUVRE DES PROTOCOLES

CHAPITRE IV : ARCHITECTURE ET SYSTEME D'EXPLOITATION

- IVA : INTRODUCTION
- IVB : CHOIX D'UNE ARCHITECTURE
- IVC : STRUCTURE GENERALE DU SYSTEME D'EXPLOITATION
- IVD : FONCTION DE SURVEILLANCE
- IVE : FONCTION ALLOCATRICE

CONCLUSION